

无锡泰连芯科技有限公司

TLX138 型

3 线至 8 线解码器/多路分解器反相和非反相

2024 年 06 月

TLX138 3 线至 8 线解码器/多路分解器反相和非反相

1 特点

- 工作电压范围：2V 至 5.5V
- 低功耗：160μA（最大值）
- I/O 端口或内存选择器
- 三个使能输入可简化级联
- 平衡传播延迟和转换时间
- 工作温度范围：
- 55°C 至 + 125°C
- 输入接受电压达 5.5V
- 微型封装：SOP16、TSSOP16

2 应用

- LED 显示屏
- 服务器
- 白色家电
- 电力基础设施
- 工厂自动化

3 描述

TLX138是一款三到八个解码器/解复用器，设计用于2V至5.5V V_{CC}操作。

TLX138由三个使能输入（E3和E2）、三个二进制加权地址输入（A0、A1 和A2）和八个输出（Y0至Y7）组成。在所有使能输入E1中，一个是高电平有效输出使能（E3），两个是低电平有效输出使能（E2和E1）。当输出由任何频闪输入门控时，它们都会被强制进入高电平状态。当输出未被频闪输入禁用时，只有选定的输出为低电平，而其他所有输出都为高电平。

TLX138采用绿色SOP16和TSSOP16封装。其工作环境温度范围为 - 55 °C 至 +125 °C。

质量等级：军温级&N1级

设备信息⁽¹⁾

产品编号	封装	主体尺寸（标称）
TLX138	SOP16	9.90mm×3.91mm
	TSSOP16	5.00mm×4.40mm

(1) 要了解所有可用的封装，请参阅数据表末尾的可订购附录。

目录

1 特点	2
2 应用	2
3 描述	2
4 修订历史	4
5 封装/订购信息⁽¹⁾	5
6 引脚配置	6
7 规格	7
7.1 绝对最大额定值	7
7.2 ESD 额定值	7
7.3 建议的工作条件	8
7.4 电气特性	8
7.5 开关特性	9
8 参数测量信息	10
9 详细描述	11
9.1 概述	11
9.2 功能框图	11
9.3 设备功能模式	12
10 电源建议	13
11 布局	13
11.1 布局指南	13
11.2 布局示例	13
12 封装外形尺寸	14
13 卷带信息	16

4 修订历史

注意：以前修订的页码可能与当前版本的页码不同。

版本	更改日期	更改项目
A.1	2023/05/09	初始版本完成
A.1.1	2024/02/29	修改包装命名
A.2	2024/04/28	更新 PACKAGE 说明

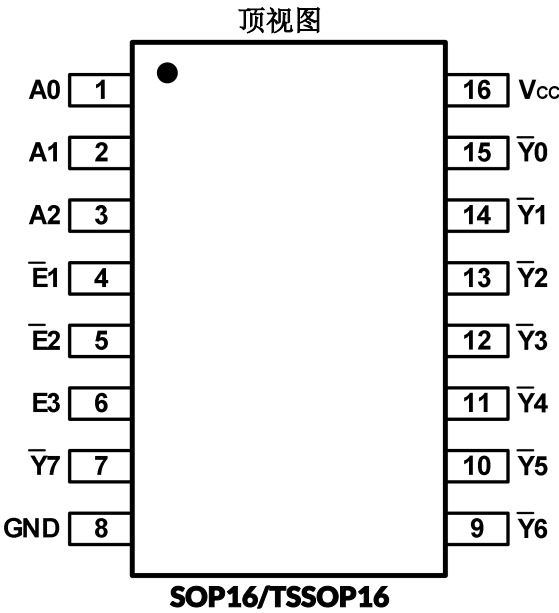
5 封装/订购信息⁽¹⁾

订购型号	温度等级	封装类型	MSL	质量等级
JTLX138XTSS16	-55 ℃ ~+125 ℃	TSSOP16	MSL1/3	N1/军温级
JTLX138XS16 -G	-55 ℃ ~+125 ℃	SOP16	MSL1/3	N1/军温级
JTLX138XTSS16 -G	-55 ℃ ~+125 ℃	TSSOP16	MSL1/3	N1/军温级
TLX138XTSS16	-40 ℃ ~+125 ℃	TSSOP16	MSL1/3	工业级
TLX138XS16 -G	-40 ℃ ~+125 ℃	SOP16	MSL1/3	工业级
TLX138XTSS16 -G	-40 ℃ ~+125 ℃	TSSOP16	MSL1/3	工业级

笔记:

- (1) 此信息是指定设备的最新可用数据。此数据如有更改，恕不另行通知，也不会修订本文档。如需此数据表的浏览器版本，请参阅右侧导航。
- (2) 可能还有额外的标记，涉及批次跟踪代码信息（数据代码和供应商代码）、设备上的徽标或环境类别。
- (3) MSL，根据 JEDEC 行业标准分类的湿度敏感度等级评定。

6 引脚配置



引脚描述

引脚	代码	I/O ⁽¹⁾	功能
SOP16/TSSOP16			
1	A0	I	地址输入
2	A1	I	地址输入
3	A2	I	地址输入
4	$\bar{E}1$	I	使能输入（低电平有效）
5	$\bar{E}2$	I	使能输入（低电平有效）
6	E3	I	使能输入（高电平有效）
7	$\bar{Y}7$	O	输出
8	GND	-	地线
9	$\bar{Y}6$	O	输出
10	$\bar{Y}5$	O	输出
11	$\bar{Y}4$	O	输出
12	$\bar{Y}3$	O	输出
13	$\bar{Y}2$	O	输出
14	$\bar{Y}1$	O	输出
15	$\bar{Y}0$	O	输出
16	V _{CC}	-	电源

(1) I=输入，O=输出。

7 规格

7.1 绝对最大额定值

在自然通风工作温度范围内（除非另有说明）^{(1) (2)}

			最小	最大	单位
V _{CC}	电源电压范围		-0.5	7	V
I _{IK}	输入钳位二极管电流	For V _I < 0.5V or V _I > V _{CC} + 0.5V		±20	mA
I _{OK}	输出钳位二极管电流	For V _O < -0.5V or V _O > V _{CC} + 0.5V		±20	mA
I _O	每个输出引脚的输出源电流或灌电流	For V _O > -0.5V or V _O < V _{CC} + 0.5V		±25	mA
	持续电流通过 V _{CC} 或 GND			±50	mA
θ _{JA}	封装热阻 ⁽³⁾	SOP16		150	°C/W
		TSSOP16		45	
T _J	结温 ⁽⁴⁾		-55	150	°C
T _{stg}	存储温度		-55	150	°C
	引线温度（焊接 10 秒）（SOIC - 仅引线尖端）300 °C			300	°C

- (1) 超出绝对最大额定值所列的应力可能会对器件造成永久性损坏。这些只是应力额定值，并不表示器件在这些条件下或超出建议工作条件所列的任何其他条件下能够正常工作。长时间暴露在绝对最大额定条件下可能会影响器件的可靠性。
- (2) 如果遵守输入和输出电流额定值，则可能会超出输入和输出负电压额定值。
- (3) 封装热阻按照 JESD-51 计算。
- (4) 最大功耗是 T_{J(MAX)}、R_{θJA} 和 T_A 的函数。任何环境温度下允许的最大功耗为 P_D = (T_{J(MAX)} - T_A) / R_{θJA}。所有数字适用于直接焊接到 PCB 上的封装。

7.2 ESD 额定值

以下 ESD 信息仅适用于在 ESD 保护区域内处理 ESD 敏感设备。

		数值	单位
V _(ESD) 静电放电	人体模型 (HBM)，符合 ANSI/ESDA/JEDEC JS-001 ⁽¹⁾	±2000	V
	充电器件模型 (CDM)，符合 ANSI/ESDA/JEDEC JS-002 ⁽²⁾	±1000	V
	机械模型 (MM)	±200	V

- (1) JEDEC 文件 JEP155 指出，500 V HBM 允许采用标准 ESD 控制流程进行安全制造。
- (2) JEDEC 文件 JEP157 指出，250 V CDM 允许采用标准 ESD 控制流程进行安全制造。



ESD 敏感度警告

ESD 损坏的范围从轻微的性能下降到设备完全失效。精密集成电路更容易受到损坏，因为非常小的参数变化都可能导致设备不符合其公布的规格。

7.3 建议的工作条件

范围	代码	测试条件	最小值	最大值	单位
电源电压	V_{CC}		2	5.5	V
输入电压	V_I		0	V_{CC}	V
输出电压	V_O		0	V_{CC}	V
输入上升和下降时间	t_t	$V_{CC}=2V$		1000	ns
		$V_{CC}=4.5V$		500	
		$V_{CC}=5.5V$		400	
工作温度	T_A		-55	125	°C

(1) 器件的所有未使用的输入必须保持在 V_{CC} 或 GND，以确保器件正常运行。

7.4 电气特性

参数	测试条件 ⁽⁴⁾	电压	工作自然空气温度 (T _A)									单位
			25°C			-55°C to 125°C			-55°C to 125°C			
			MIN (2)	TYP (3)	MAX (2)	MIN ⁽²⁾	TYP (3)	MAX (2)	MIN (2)	TYP (3)	MAX (2)	
V _{IH}		2	1.5			1.5			1.5			V
		4.5	3.15			3.15			3.15			
		5.5	3.85			3.85			3.85			
V _{IL}		2	0.5			0.5			0.5			V
		4.5	1.35			1.35			1.35			
		5.5	1.65			1.65			1.65			
V _{OH}	I _{OH} = -20μA	2	1.9			1.9			1.9			V
	I _{OH} = -20μA	4.5	4.4			4.4			4.4			
	I _{OH} = -20μA	5.5	5.4			5.4			5.4			
	I _{OH} = -4mA	4.5	3.98			3.84			3.7			
	I _{OH} = -5.2mA	5.5	4.95			4.81			4.67			
V _{OL}	I _{OL} = 20μA	2	0.1			0.1			0.1			V
	I _{OL} = 20μA	4.5	0.1			0.1			0.1			
	I _{OL} = 20μA	5.5	0.1			0.1			0.1			
	I _{OL} = 4mA	4.5	0.26			0.33			0.4			
	I _{OL} = 5.2mA	5.5	0.26			0.33			0.4			
I _I	V _I = V _{CC} or GND	5.5	±0.1			±1			±1			μA
I _{CC}	V _I = V _{CC} or GND	5.5	8			80			160			μA

(1) 器件的所有未使用的输入必须保持在 V_{CC} 或 GND，以确保器件正常运行。

(2) 限值是在 25°C 下进行 100% 生产测试的。工作温度范围内的限值通过使用统计质量控制 (SQC) 方法的相关性来确保。

(3) 典型值代表特性测定时确定的最可能的参数标准。实际典型值可能随时间而变化，也取决于应用和配置。

(4) 除非另有说明， $V_I = V_{IH}$ 或 V_{IL} 。

7.5 开关特性

输入 $t_t = 6\text{ns}$ 。

范围		测试条件	电压	工作自然空气温度 (T _A)									单位
				25°C			-55°C 至 125°C			-55°C 至 125°C			
				MIN (2)	TYP (3)	MAX (2)	MIN (2)	TYP (3)	MAX (2)	MIN (2)	TYP (3)	MAX (2)	
t _{pd}	输出地址	C _L = 50pF	2	51			54			55			ns
			4.5	11			18			19			
			5.5	14			16			17			
	频闪E1, E2, E3 至输出 TLX138	C _L = 50pF	2	46			49			50			ns
			4.5	14			15			16			
			5.5	12			13			14			
t _t	输出转换时间	C _L = 50pF	2	39			41			46			ns
			4.5	14			16			17			
			5.5	12			13			15			
C _{PD}	功率耗散电容 ⁽⁴⁾	C _L = 15pF	5	67									pF
C _i	输入电容			10			10			10			pF

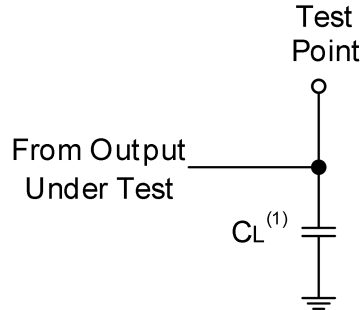
- (1) 器件的所有未使用的输入必须保持在 V_{CC} 或 GND，以确保器件正常运行。
- (2) 此参数由设计和/或特性确保，并未在生产中测试。
- (3) 典型值代表特性测定时确定的最可能参数标准。实际典型值可能随时间而变化，也取决于应用和配置。
- (4) C_{PD} 用于确定每个门的动态功耗。

8 参数测量信息

波形之间的相位关系是任意选择的。所有输入脉冲均由具有以下特性的发生器提供： $PRR \leq 1 \text{ MHz}$ ， $Z_0 = 50 \Omega$ ， $t_t < 6 \text{ ns}$ 。

对于时钟输入，当输入占空比为 50% 时测量 f_{\max} 。

每次测量一个输出，每次测量一个输入转换。



(1) C_L 包括探头和测试夹具电容。

图 1. 推挽输出的负载电路

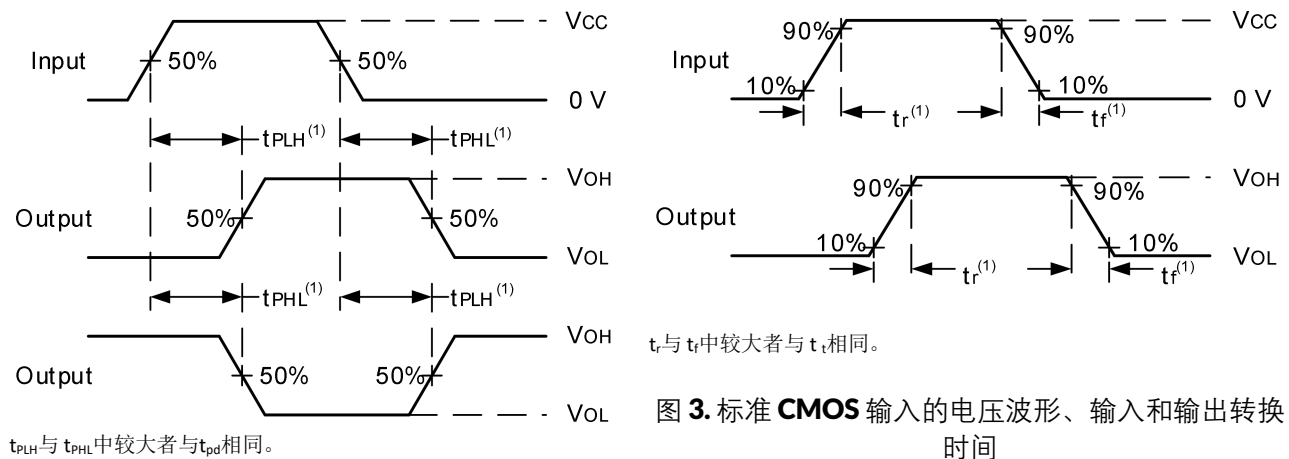


图 2. 电压波形、传播标准 CMOS 输入的延迟

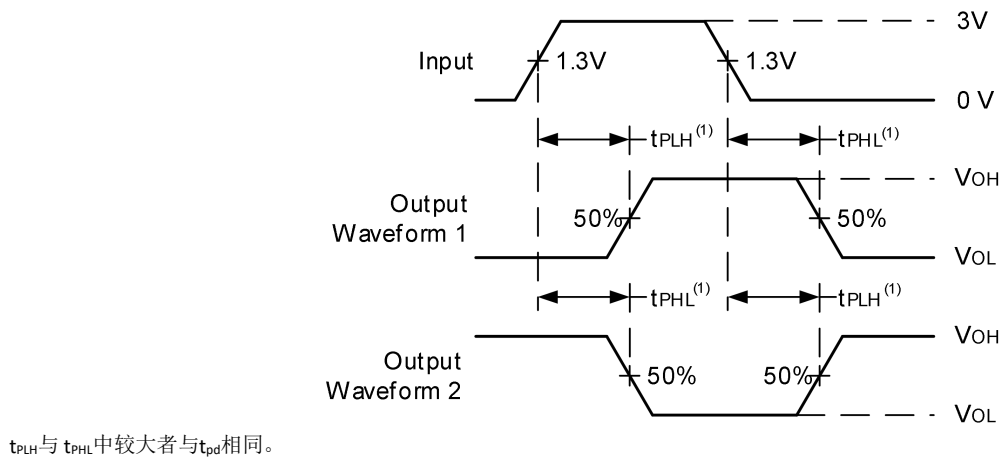


图 4. TTL 兼容输入的电压波形、传播延迟

9 详细描述

9.1 概述

TLX138 设备是 3 对 8 解码器/多路分解器。三个地址输入引脚 A0、A1 和 A2 选择哪个输出有效。选定的输出被拉低，而其余输出全部为高。三个启用输入处的二进制加权输入的条件选择八条输出线之一。三个启用输入引脚 E3 $\bar{E}2$ 和 $\bar{E}1$ 。一个有效高启用和两个有效低启用引脚可用，任何启用引脚都可以停用以强制所有输出为高。所有三个启用引脚必须处于活动状态才能启用输出。

9.2 功能框图

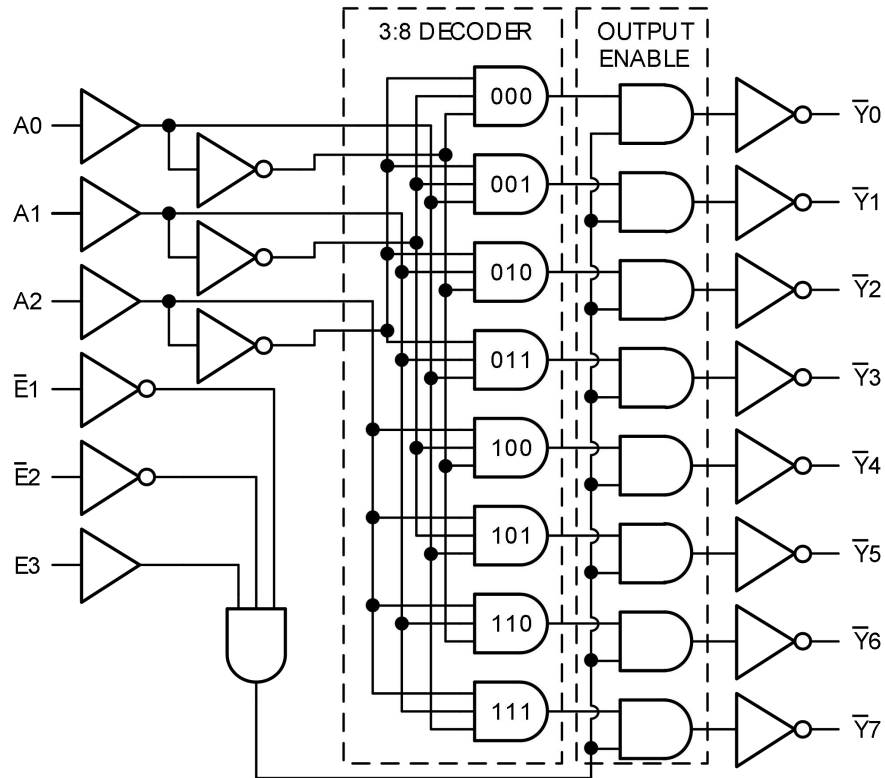


图 5. 功能框图

9.3 设备功能模式

设备功能表

启用输入			地址输入			输出							
E3	E2	E1	A2	A1	A0	Y0	Y1	Y2	Y3	Y4	Y5	Y6	Y7
X	H	X	X	X	X	H	H	H	H	H	H	H	H
X	X	H	X	X	X	H	H	H	H	H	H	H	H
L	X	X	X	X	X	H	H	H	H	H	H	H	H
H	L	L	L	L	L	L	H	H	H	H	H	H	H
H	L	L	L	L	H	H	L	H	H	H	H	H	H
H	L	L	L	H	L	H	H	L	H	H	H	H	H
H	L	L	L	H	H	H	H	H	L	H	H	H	H
H	L	L	H	L	L	H	H	H	H	L	H	H	H
H	L	L	H	L	H	H	H	H	H	H	L	H	H
H	L	L	H	H	L	H	H	H	H	H	H	L	H
H	L	L	H	H	H	H	H	H	H	H	H	H	L

H: 高电压等级

L: 低电压等级

X: 无所谓

10 电源建议

电源引脚应配备良好的旁路电容，以防止电源干扰。对于单电源设备，建议使用 $0.1\ \mu\text{F}$ 电容，如果有多个 V_{CC} 端子，则建议每个电源端子使用 $0.01\ \mu\text{F}$ 或 $0.022\ \mu\text{F}$ 电容。可以并联多个旁路电容来抑制不同频率的噪声。 $0.1\ \mu\text{F}$ 和 $1\ \mu\text{F}$ 电容通常并联使用。旁路电容应尽可能靠近电源端子安装。

11 布局

11.1 布局指南

使用多位逻辑器件时，输入绝不能浮动。在许多情况下，数字逻辑器件的功能或部分功能未使用；例如，当仅使用三输入与门的两个输入或仅使用 4 个缓冲门中的 3 个时。此类输入引脚不应悬空，因为外部连接的未定义电压会导致未定义的操作状态。以下指定的规则在任何情况下都必须遵守。数字逻辑器件的所有未使用的输入必须连接到高或低偏置以防止它们浮动。应应用于任何特定未使用输入的逻辑电平取决于器件的功能。通常，它们将连接到 GND 或 V_{CC} ，以更有意义或更方便为准。

11.2 布局示例

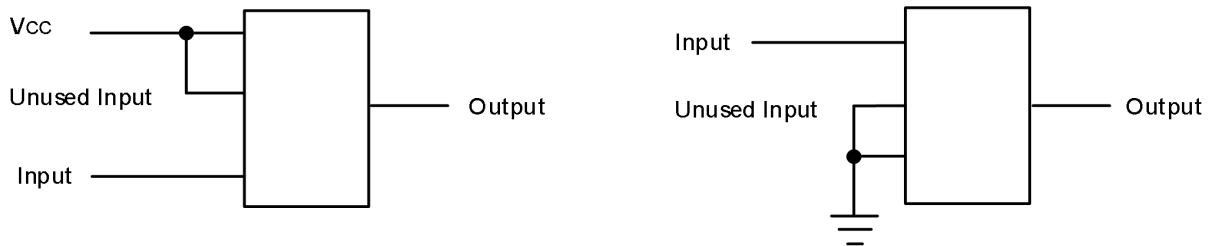
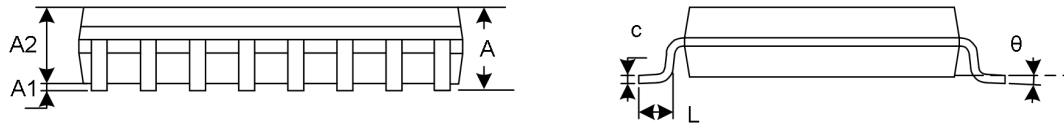
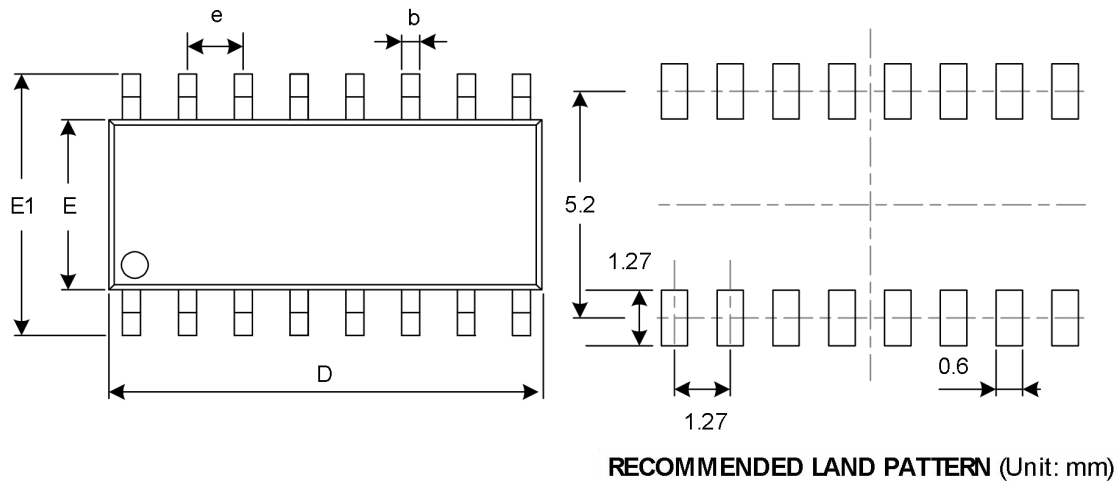


图 6. 布局图

12 封装外形尺寸

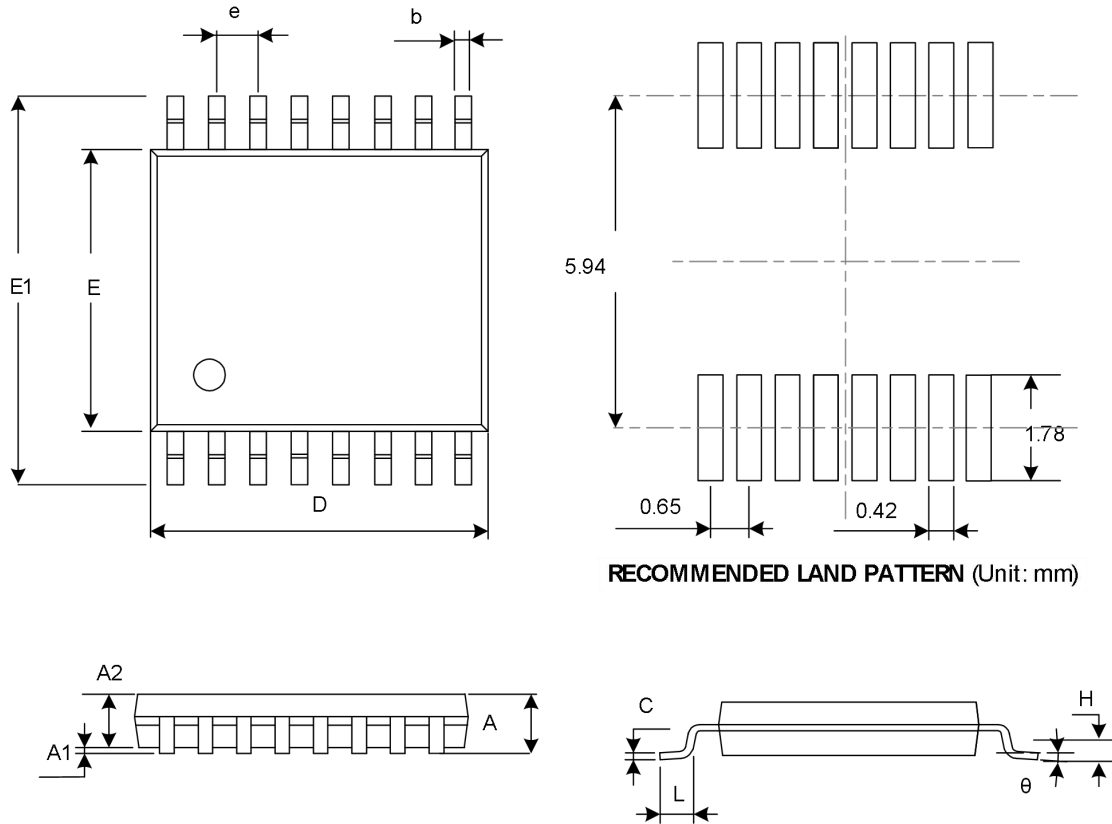
SOP16 ⁽³⁾



代码	尺寸 (毫米)		尺寸 (英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾	1.350	1.750	0.053	0.069
A1	0.100	0.250	0.004	0.010
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.006	0.010
D ⁽¹⁾	9.800	10.200	0.386	0.402
E ⁽¹⁾	3.800	4.000	0.150	0.157
E1	5.800	6.200	0.228	0.244
e	1.270(BSC) ⁽²⁾		0.050(BSC) ⁽²⁾	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°

笔记:

1. 不包括每侧最大 0.15 毫米的塑料或金属突起。
2. BSC (中心基本间距), “基本”间距是名义上的。
3. 本图纸如有变更, 恕不另行通知。

TSSOP16 ⁽³⁾

代码	尺寸 (毫米)		尺寸 (英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾		1.200		0.047
A1	0.050	0.150	0.002	0.006
A2	0.800	1.050	0.031	0.041
b	0.190	0.300	0.007	0.012
c	0.090	0.200	0.004	0.008
D ⁽¹⁾	4.860	5.100	0.191	0.201
E ⁽¹⁾	4.300	4.500	0.169	0.177
E1	6.200	6.600	0.244	0.260
e	0.650(BSC) ⁽²⁾		0.026(BSC) ⁽²⁾	
L	0.500	0.700	0.02	0.028
H	0.250 TYP		0.010 TYP	
θ	1°	7°	1°	7°

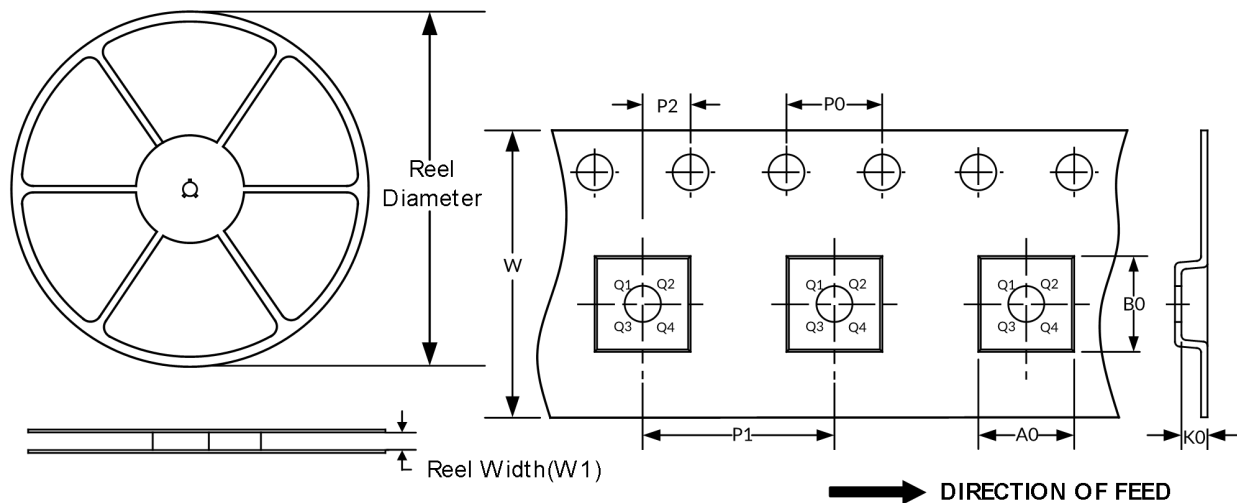
笔记:

1. 不包括每侧最大 0.15 毫米的塑料或金属突起。
2. BSC (中心间基本间距), “基本”间距是名义上的。
3. 本图纸如有变更, 恕不另行通知。

13 卷带信息

卷轴尺寸

胶带尺寸



注：图片仅供参考，请以实物为准。

卷带包装关键参数表

封装类型	卷轴直径	卷筒宽度 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P0 (mm)	P1 (mm)	P2 (mm)	W (mm)	Pin1 Quadrant
SOP16	13 英寸	16.4	6.50	10.30	2.10	4.0	8.0	2.0	16.0	Q1
TSSOP16	13 英寸	12.4	6.90	5.60	1.20	4.0	8.0	2.0	12.0	Q1

笔记：

1. 所有尺寸均为标称尺寸。
2. 不包括每侧最大 0.15 毫米的塑料或金属突起。