

无锡泰连芯科技有限公司

TLX1G34 型

单通道缓冲门

2024 年 06 月

TLX1G34 单通道缓冲门

1 特性

- 工作电压范围: 1.65V 至 5.5V
- 低功耗: 1μA (最大值)
- 工作温度范围: -55°C 至 125°C
- 输入接受电压至 5.5V
- 高输出驱动: ±24mA 在 V_{CC}=3.0V
- I_{off} 支持部分断电模式操作
- 封装: SOT23-5, SC70-5

2 应用

- 交流接收器
- 蓝光播放器和家庭影院
- 台式机或笔记本电脑
- 数码摄像机 (DVC)
- 移动电话
- 个人导航设备 (GPS)
- 便携式媒体播放器



3 概述

TLX1G34 是一款单通道缓冲门，设计用于在1.65 V 到5.5 V 的电压范围内工作。

TLX1G34 器件在正逻辑中执行布尔函数 $Y=A$ 。

CMOS 器件具有高输出驱动功能，同时在较宽的 V_{CC} 工作范围内保持低静态功耗。

该器件采用 SOT23-5 和 SC70-5 封装。工作温度范围在 -55°C 至 +125°C。

质量等级：军温级&N1级

器件信息 ⁽¹⁾

型号	封装	封装尺寸 (标称值)
TLX1G34	SOT23-5	2.92mm×1.60mm
	SC70-5	2.10mm×1.25mm

(1) 详细的订单型号说明，请参考数据表后的封装选项部分。

4 功能表

输入	输出
A	Y
H	H
L	L

Y=A
H=高电平
L=低电平

目录

1 特性	2
2 应用	2
3 概述	2
4 功能表	2
5 修订历史	5
6 封装和订单说明 ⁽¹⁾	6
7 引脚定义和功能	7
8 规格	8
8.1 绝对最大额定参数	8
8.2 ESD 等级	8
9 电气特性	9
9.1 推荐工作条件	9
9.2 直流特性	10
9.3 交流特性	10
10 参数测量信息	11
11 详细说明	12
11.1 概览	12
11.2 系统功能框图	12
11.3 特性说明	12
12 应用与设计	13
12.1 应用信息	13
12.2 设计要求	13
13 电源建议	13

14 PCB 版图设计	14
14.1 PCB 布局设计注意事项	14
14.2 PCB 布局示意图	14
15 封装规格尺寸	15
16 包装规格尺寸	17

5 修订历史

注意: 更新前的版本页码可能与当前版本不同。

版本	更新日期	变更项目
A.1	2023/01/10	正式版
A.1.1	2024/02/28	修改封装命名
A.2	2024/04/15	1. 在 A.1.1 版本第 4 页增加 MSL 2. 更新封装注释

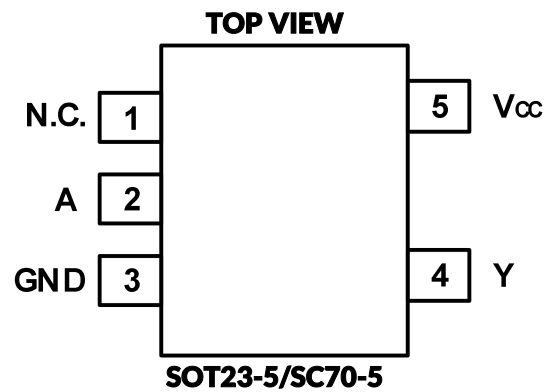
6 封装和订单说明⁽¹⁾

订购型号	温度等级	封装类型	丝印 ⁽²⁾	MSL	质量等级
JTLX1G34XC5	-55 °C ~+125 °C	SC70-5 ⁽⁴⁾	1G34	MSL1/3	N1/军温级
JTLX1G34XF5	-55 °C ~+125 °C	SOT23-5	1G34	MSL1/3	N1/军温级
TLX1G34XC5	-40 °C ~+125 °C	SC70-5 ⁽⁴⁾	1G34	MSL1/3	工业级
TLX1G34XF5	-40 °C ~+125 °C	SOT23-5	1G34	MSL1/3	工业级

注意:

- (1) 该信息是当前版本的最新数据。这些数据如有更新，将及时更新到我司官网，恕不另行通知。
- (2) 丝印可能会有其他附加的代码，用于产品的内控追溯（包括数据代码和供应商代码）或者标志产地。
- (3) TLXIC 装配厂使用符合 JEDEC 工业标准 J-STD-20F 的通用预处理设置对 MSL 级别进行分类。如果您的最终应用对预处理设置非常关键，或者您有特殊要求，请与 TLXIC 技术支持联系。
- (4) 等同 SOT353。

7 引脚定义和功能



引脚功能

引脚	引脚名称	I/O ⁽¹⁾	功能说明
SOT23-5/SC70-5			
1	N.C. ⁽²⁾	-	无连接
2	A	I	输入
3	GND	P	接地
4	Y	O	输出
5	V_{CC}	P	供电引脚

(1) I=输入管脚, O=输出管脚, P=供电管脚。

(2) 没有内部连接。通常, GND 推荐连接到散热平面。

8 规格

8.1 绝对最大额定参数

除特别注明，全部为开放空间、全温度范围⁽¹⁾⁽²⁾

			最小值	最大值	单位
V_{CC}	电源电压范围		-0.5	6.5	V
V_I	输入电压范围 ⁽²⁾		-0.5	6.5	V
V_O	应用于高阻抗或断电状态下的任何输入—的输出电压范围 ⁽²⁾		-0.5	6.5	V
V_O	适用于高电平或低电平状态下的任一输出的电压范围 ⁽²⁾⁽³⁾		-0.5	$V_{CC}+0.5$	V
I_{IK}	输入钳位电流	$V_I < 0$		-50	mA
I_{OK}	输出钳位电流	$V_O < 0$		-50	mA
I_O	连续输出电流			±50	mA
	通过 V_{CC} 或 GND 的连续电流			±100	mA
θ_{JA}	结至环境热阻 ⁽⁴⁾	SOT23-5		230	°C/W
		SC70-5		380	
T_J	结温 ⁽⁵⁾		-55	150	°C
T_{stg}	储存温度		-65	150	°C

(1) 这里只表示产品在测试条件下得到的极限值，并不表示产品在这些条件下或者其他超出规格限定的参数条件下能够正常工作，超过上述绝对最大额定值所规定的范围将对产品造成损害，无法预测产品在上述条件外的工作状态。如果产品长期在上述条件外的条件下工作，可能影响产品性能。

(2) 如果观察到输入和输出电流额定值，则可能会超出输入和输出负电压额定值。

(3) V_{CC} 的值在“推荐工作条件”表中提供。

(4) 封装热阻抗根据 JESD-51 标准计算。

(5) 最大功耗是有关 $T_{J(MAX)}$ 、 $R_{\theta JA}$ 和 T_A 的函数。任意环境温度下的最大功耗为 $P_D = (T_{J(MAX)} - T_A) / R_{\theta JA}$ 。适用于直接焊接到 PCB 上的封装。

8.2 ESD 等级

以下ESD信息仅针对在防静电保护区内操作的敏感设备。

		标称值	单位
$V_{(ESD)}$ 静电放电	人体模型 (HBM)，符合 ANSI/ESDA/JEDEC JS-001 规范 ⁽¹⁾	±4000	V
	带电器件模型 (CDM)，符合 ANSI/ESDA/JEDEC JS-002 规范 ⁽²⁾	±1500	V
	机械模型 (MM)	±200	V

(1) JEDEC文件JEP155指出，500V HBM允许使用标准ESD控制过程进行安全制造。

(2) JEDEC文件JEP157指出，250V CDM允许使用标准ESD控制过程进行安全制造。



防静电灵敏度

ESD损坏的范围可以从细微的性能下降到完全的设备失效。精密集成电路可能更容易受到损坏，因为非常小的参数变化有可能导致器件不符合其公布的参数规格。

9 电气特性

除特别注明，全部为开放空间、全温度范围。(除特别注明，典型值测试条件为： $T_A = +25^{\circ}\text{C}$ ，Full= $-55^{\circ}\text{C} \sim +125^{\circ}\text{C}$)⁽¹⁾

9.1 推荐工作条件

参数	符号	测试条件	最小值	最大值	单位
电源电压	V_{CC}	Operating	1.65	5.5	V
		Data retention only	1.5		
高电平输入电压	V_{IH}	$V_{CC}=1.65\text{V to }1.95\text{V}$	$0.65 \times V_{CC}$		V
		$V_{CC}=2.3\text{V to }2.7\text{V}$	1.7		
		$V_{CC}=3\text{V to }3.6\text{V}$	2		
		$V_{CC}=4.5\text{V to }5.5\text{V}$	$0.7 \times V_{CC}$		
低电平输入电压	V_{IL}	$V_{CC}=1.65\text{V to }1.95\text{V}$		$0.35 \times V_{CC}$	V
		$V_{CC}=2.3\text{V to }2.7\text{V}$		0.7	
		$V_{CC}=3\text{V to }3.6\text{V}$		0.8	
		$V_{CC}=4.5\text{V to }5.5\text{V}$		$0.3 \times V_{CC}$	
输入电压	V_I		0	5.5	V
输出电压	V_O		0	V_{CC}	V
输入转换上升或下降速率	$\Delta t / \Delta v$	$V_{CC}=1.8\text{V} \pm 0.15\text{V}, 2.5\text{V} \pm 0.2\text{V}$		20	ns/V
		$V_{CC}=3.3\text{V} \pm 0.3\text{V}$		10	
		$V_{CC}=5\text{V} \pm 0.5\text{V}$		5	
自然通风条件下的工作温度范围	T_A		-55	+125	$^{\circ}\text{C}$

(1) 器件的所有未使用输入必须保持在 V_{CC} 或 GND 上，以确保器件正常运行。

9.2 直流特性

参数		测试条件	V _{CC}	温度	最小值 (2)	典型值 (3)	最大值 (2)	单位
V _{OH}		I _{OH} = -100 μA	1.65V to 5.5V	Full	V _{CC} -0.1			V
		I _{OH} = -4 mA	1.65V		1.2			
		I _{OH} = -8 mA	2.3V		1.9			
		I _{OH} = -16 mA	3V		2.4			
		I _{OH} = -24 mA			2.3			
		I _{OH} = -32 mA	4.5V		3.8			
V _{OL}		I _{OL} = 100 μA	1.65V to 5.5V	Full			0.1	V
		I _{OL} = 4 mA	1.65V				0.45	
		I _{OL} = 8 mA	2.3V				0.3	
		I _{OL} = 16 mA	3V				0.4	
		I _{OL} = 24 mA					0.55	
		I _{OL} = 32 mA	4.5V				0.55	
I _I	A inputs	V _I =5.5V or GND	0V to 5.5V	+25°C		±0.1	±1	μA
				Full			±5	
I _{off}		V _I or V _O =5.5V	0	+25°C		±0.1	±1	μA
				Full			±10	
I _{CC}		V _I =5.5V or GND, I _O =0	1.65V to 5.5V	+25°C		0.1	1	μA
				Full			10	
Δ I _{CC}		One input at V _{CC} -0.6V, Other inputs at V _{CC} or GND	3V to 5.5V	Full			500	μA
C _I (输入电容)		V _I = V _{CC} or GND	3.3V	+25°C		4		pF

(1) 器件的所有未使用输入必须保持在 V_{CC} 或 GND 上，以确保器件正常运行。

(2) 限值是在 25°C 条件下进行的 100% 生产测试。通过使用统计质量控制 (SQC) 方法的相关性来确保工作温度范围的限制。

(3) 典型值表示在表征时确定的最可能的参数范数。实际典型值可能随时间变化，也将取决于应用和配置。

9.3 交流特性

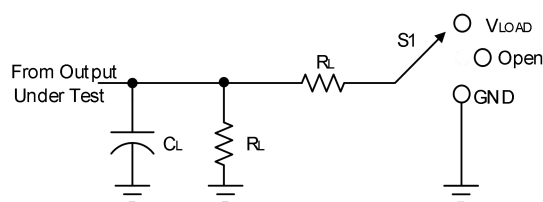
参数	符号	测试条件		最小值 (2)	典型值 (3)	最大值 (2)	单位
传输时延	t _{pd}	V _{CC} =1.8V±0.15V	C _L =30pF, R _L =1k Ω		13.2		ns
		V _{CC} =2.5V±0.2V	C _L =30pF, R _L =500 Ω		5.2		
		V _{CC} =3.3V±0.3V	C _L =50pF, R _L =500 Ω		4.0		
		V _{CC} =5V±0.5 V	C _L =50pF, R _L =500 Ω		3.5		
功耗电容	C _{pd}	V _{CC} =1.8V	f=10MHz		16		pF
		V _{CC} =2.5V			18		
		V _{CC} =3.3V			18		
		V _{CC} =5V			20		

(1) 器件的所有未使用输入必须保持在 V_{CC} 或 GND 上，以确保器件正常运行。

(2) 该参数由设计和/或特性确保，未在生产中进行测试。

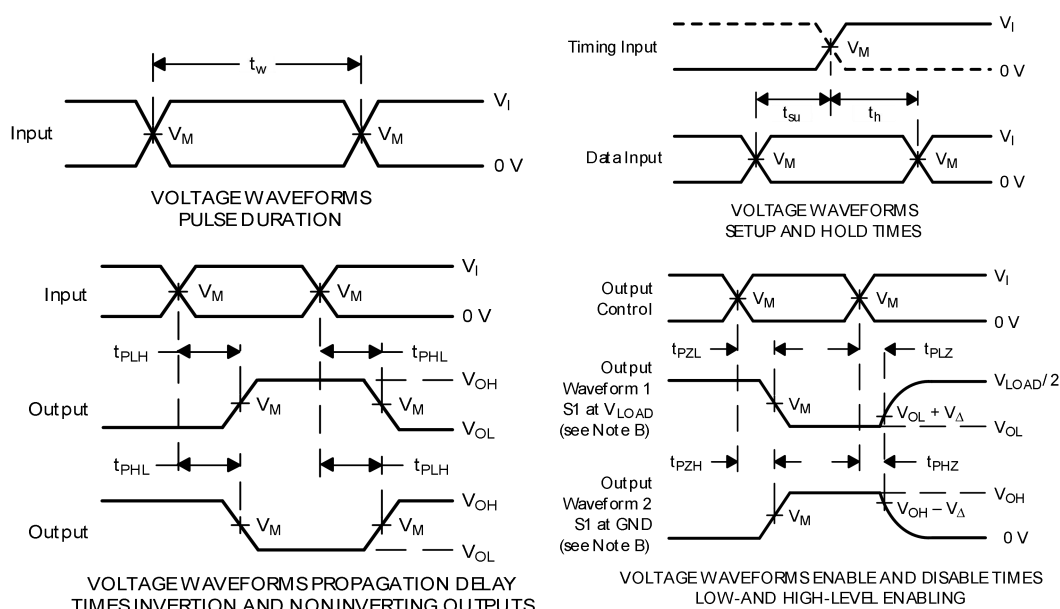
(3) 典型值表示在表征时确定的最可能的参数范数。实际典型值可能随时间变化，也将取决于应用和配置。

10 参数测量信息



TEST	S1
t_{PLH}/t_{PHL}	Open
t_{PLZ}/t_{PZL}	V_{LOAD}
t_{PHZ}/t_{PZH}	GND

V_{CC}	INPUTS		V_M	V_{LOAD}	C_L	R_L	V_{Δ}
	V_I	t_r/t_f					
$1.8V \pm 0.15V$	V_{CC}	$\leq 2ns$	$V_{CC}/2$	$2 \times V_{CC}$	30pF	1k Ω	0.15V
$2.5V \pm 0.2V$	V_{CC}	$\leq 2ns$	$V_{CC}/2$	$2 \times V_{CC}$	30pF	500 Ω	0.15V
$3.3V \pm 0.3V$	3V	$\leq 2.5ns$	1.5V	6V	50pF	500 Ω	0.3V
$5V \pm 0.5V$	V_{CC}	$\leq 2.5ns$	$V_{CC}/2$	$2 \times V_{CC}$	50pF	500 Ω	0.3V



注意: A. C_L 包括探头和夹具电容。

B. 波形 1 用于具有内部条件的输出, 即输出为低电平, 除非被输出控制器禁用。

波形 2 用于具有内部条件的输出, 即输出为高电平, 除非被输出控制器禁用。

C. 所有输入脉冲均由具有以下特性的发生器提供: $PRR \leq 10\text{ MHz}$, $Z_O = 50\ \Omega$ 。

D. 输出一组测量, 每次测量有一个过渡。

E. t_{PLZ} 和 t_{PHZ} 与 t_{dis} 相同。

F. t_{PZL} 和 t_{PZH} 与 t_{en} 相同。

G. t_{PLH} 和 t_{PHL} 与 t_{pd} 相同。

H. 并非所有参数和波形都适用于所有设备。

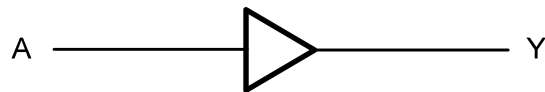
图 1. 负载电路和电压波形

11 详细说明

11.1 概览

TLX1G34 设备包含一个缓冲门设备，并执行布尔函数 $Y = A$ 。该器件完全适用于使用 I_{off} 的部分断电应用。 I_{off} 电路禁用输出，防止在器件断电时损坏电流回流。

11.2 系统功能框图



11.3 特性说明

- 宽工作电压范围。
 - 工作电压范围为 **1.65 V** 至 **5.5 V**。
- 允许降压转换。
- 输入接受 **5.5 V** 的电压。
- I_{off} 功能允许在 V_{CC} 为 **0 V** 时在输入和输出上提供电压。

12 应用与设计

以下应用程序部分中的信息不属于 **TLXIC** 器件规格的范围，**TLXIC** 不保证其准确性和完整性。**TLXIC** 的客户应负责确定器件是否适用于其应用。客户应验证并测试其设计，以确保系统功能。

12.1 应用信息

TLX1G34 是一款高驱动 **CMOS** 器件，可用作具有高输出驱动的缓冲器，例如 **LED** 应用。它可以在 **3.0 V** 电压下产生 **24 mA** 的驱动电流，非常适合驱动多个输出，并适用于高达 **100MHz** 的高速应用。输入可承受 **5.5 V** 电压，允许其向下转换为 **V_{CC}**。

12.2 设计要求

该器件采用 **CMOS** 技术，并具有平衡输出驱动。应注意避免总线争用，因为它可能会驱动超过最大限制的电流。高驱动也会在轻负载中产生快速边沿，因此应考虑布线和负载条件以防止振铃。

13 电源建议

电源引脚应配备良好的旁路电容器，以防电源干扰。对于单一供电的设备，建议使用 **0.1μF** 的电容器；对于具有多个 **V_{CC}** 引脚的设备，则建议每个电源引脚使用 **0.01μF** 或 **0.022μF** 的电容器。可以并联多个旁路电容器来抑制不同频率的噪声。通常会同时使用 **0.1μF** 和 **1μF** 的电容器进行并联。旁路电容器应尽可能靠近电源引脚安装。

14 PCB 版图设计

14.1 PCB 布局设计注意事项

在使用多位逻辑器件时，输入引脚不应悬空。在许多情况下，数字逻辑器件的功能或部分功能可能未被使用，例如仅使用三输入 **AND** 门的两个输入，或者仅使用四个缓冲门中的三个。这些未使用的输入引脚不应悬空，因为外部连接处的未定义电压可能导致未定义的操作状态。下面指定了在所有情况下都必须遵守的规则。所有未使用的数字逻辑器件输入必须连接到高电平或低电平偏置，以防止它们悬空。应根据设备的功能将特定未使用输入连接到 **GND** 或 **V_{CC}**，通常选择更合理或更方便的那一个。

14.2 PCB 布局示意图

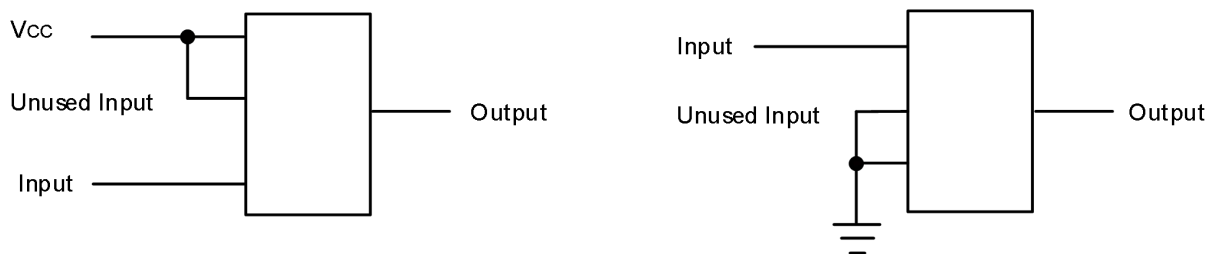
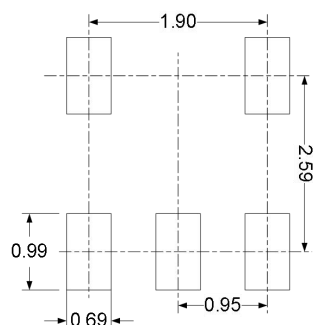
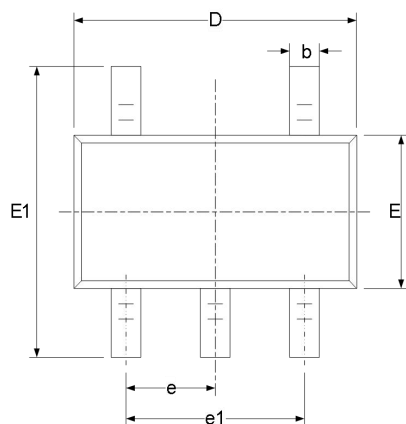
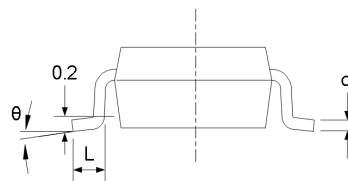
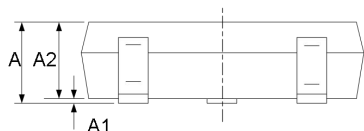


图 2. PCB 布局框图

15 封装规格尺寸

SOT23-5⁽³⁾

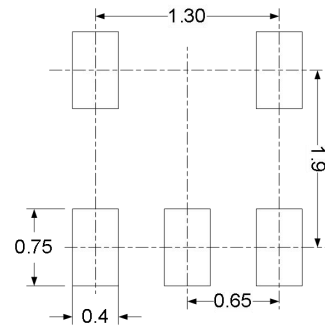
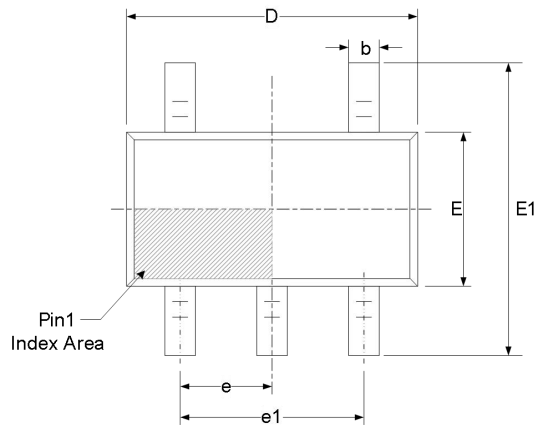
RECOMMENDED LAND PATTERN (Unit: mm)



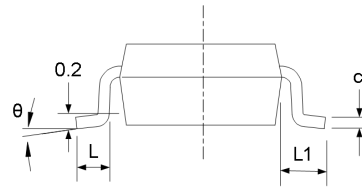
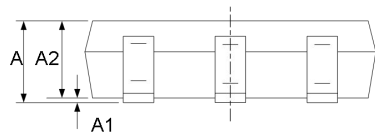
Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A ⁽¹⁾	1.050	1.250	0.041	0.049
A1	0.000	0.100	0.000	0.004
A2	1.050	1.150	0.041	0.045
b	0.300	0.500	0.012	0.020
c	0.100	0.200	0.004	0.008
D ⁽¹⁾	2.820	3.020	0.111	0.119
E ⁽¹⁾	1.500	1.700	0.059	0.067
E1	2.650	2.950	0.104	0.116
e	0.950(BSC) ⁽²⁾		0.037(BSC) ⁽²⁾	
e1	1.800	2.000	0.071	0.079
L	0.300	0.600	0.012	0.024
θ	0°	8°	0°	8°

注意:

1. 不包括每侧最大 0.15mm 的塑料或金属突起。
2. BSC (基本中心间距), “基本”间距为标称间距。
3. 本图如有更改, 恕不另行通知。

SC70-5⁽³⁾

RECOMMENDED LAND PATTERN (Unit: mm)



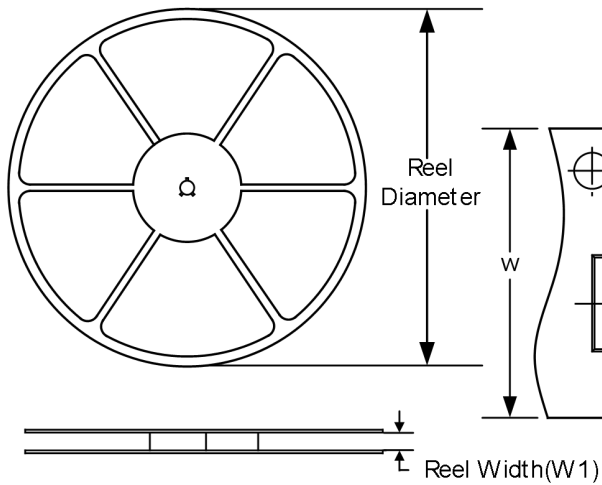
Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A ⁽¹⁾	0.900	1.100	0.035	0.043
A1	0.000	0.100	0.000	0.004
A2	0.900	1.000	0.035	0.039
b	0.150	0.350	0.006	0.014
c	0.080	0.150	0.003	0.006
D ⁽¹⁾	2.000	2.200	0.079	0.087
E ⁽¹⁾	1.150	1.350	0.045	0.053
E1	2.150	2.450	0.085	0.096
e	0.650(BSC) ⁽²⁾		0.026(BSC) ⁽²⁾	
e1	1.300(BSC) ⁽²⁾		0.051(BSC) ⁽²⁾	
L	0.260	0.460	0.010	0.018
L1	0.525		0.021	
θ	0°	8°	0°	8°

注意:

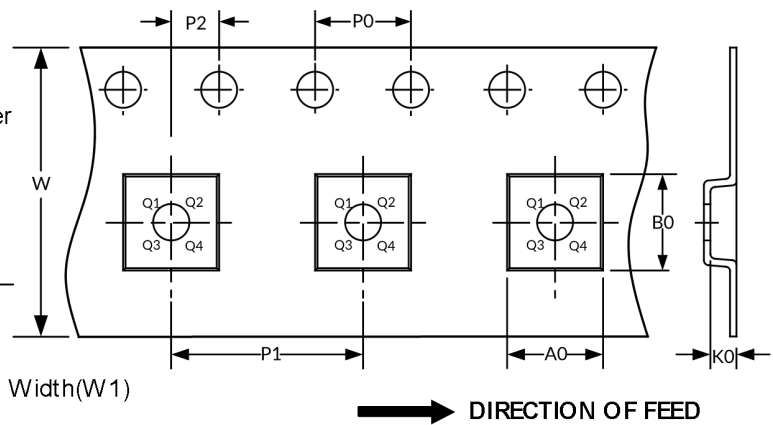
1. 不包括每侧最大 0.15mm 的塑料或金属突起。
2. BSC (基本中心间距), “基本”间距为标称间距。
3. 本图如有更改, 恕不另行通知。

16 包装规格尺寸

REEL DIMENSIONS



TAPE DIMENSION



注意：图片仅供参考。请以实物为标准。

关键参数表

Package Type	Reel Diameter	Reel Width (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P0 (mm)	P1 (mm)	P2 (mm)	W (mm)	Pin1 Quadrant
SC70-5	7"	9.5	2.25	2.55	1.20	4.0	4.0	2.0	8.0	Q3
SOT23-5	7"	9.5	3.20	3.20	1.40	4.0	4.0	2.0	8.0	Q3

注意：

1. 所有尺寸均为标称尺寸。
2. 不包括每边最大 0.15 毫米的塑料或金属突起。