

无锡泰连芯科技有限公司

TLX573 型

三态输出的八路 D 型透明锁存器

2024 年 06 月

具有三态输出的八路 D 型透明锁存器

1 特点

- 电源范围：**1.65V 至 5.5V**
- 通用三态输出使能输入
- 平衡传播延迟
- 过压容限输入至 **5.5V**
- 低功耗：**8μA**（最大值）
- 低输入电流：**1 μA**（最大值）
- 扩展温度：**-55°C 至 +125°C**

2 应用

- 变电站控制
- 工业的
- 个人电子产品
- 测试与测量解决方案
- 病人监护

3 描述

TLX573是一款 8 位 D 型透明锁存器，具有三态输出。该器件具有锁存使能(LE) 和输出使能 ($\overline{OE}$) 输入。当 LE 为高电平时，输入端的数据进入锁存器。在这种情况下，锁存器是透明的，锁存器的输出会随着其对应的 D 输入每次变化而变化。当 LE 为低电平时，锁存器会存储在 LE 由高电平转换为低电平之前的建立时间内输入端存在的信息。

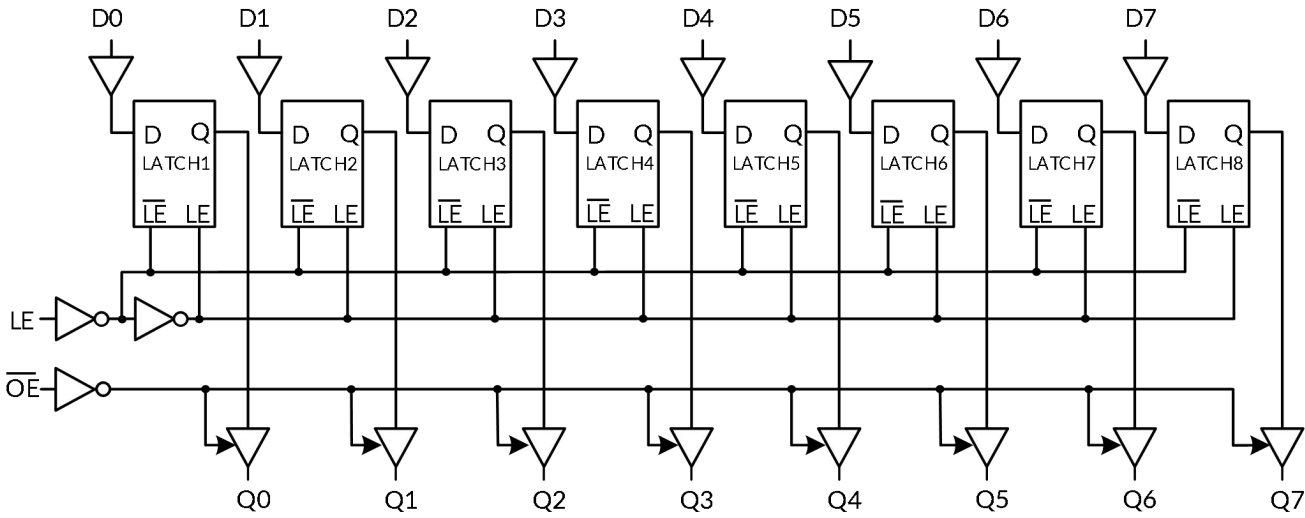
质量等级：军温级&企军标

设备信息⁽¹⁾

产品编号	封装	主体尺寸（标称）
TLX573	TSSOP20	6.50mm×4.40mm
	SOP20	12.80mm×7.50mm

(1) 对于所有可用的封装，请参阅数据表末尾的可订购附录。

4 功能框图



函数表

INPUTS			Internal Latch	OUTPUT
OE	LE	Dn		Qn
L	H	L	L	L
		H	H	H
L	L	l	L	L
		h	H	H
H	L	l	L	Z
		h	H	Z

笔记:
(1) H =高电压电平, h=高电压电平在高至低 LE 转换之前一个建立时间
L=低电压电平, l=低电压电平, 在高至低 LE 转换之前一个设置时间
Z=高阻抗关断状态。

目录

1 特点 2

2 应用 2

3 描述 2

4 功能框图 3

5 修订历史 5

6 封装/订购信息⁽¹⁾ 6

7 引脚配置 7

8 规格 8

 8.1 绝对最大额定值 8

 8.2 ESD 额定值 8

 8.3 建议工作条件 9

 8.4 电气特性 10

 8.5 开关特性 11

 8.6 时间要求 11

9 参数测量信息 12

10 包装外形尺寸 13

11 卷带信息 15

5 修订历史

注意：以前修订的页码可能与当前版本的页码不同。

版本	变更日期	更改项目
A.1	2023/11/20	初始版本完成
A.1.1	2024/02/29	修改包装命名
A.2	2024/05/17	更新卷带封装关键参数表
A.3	2024/12/18	更新规格

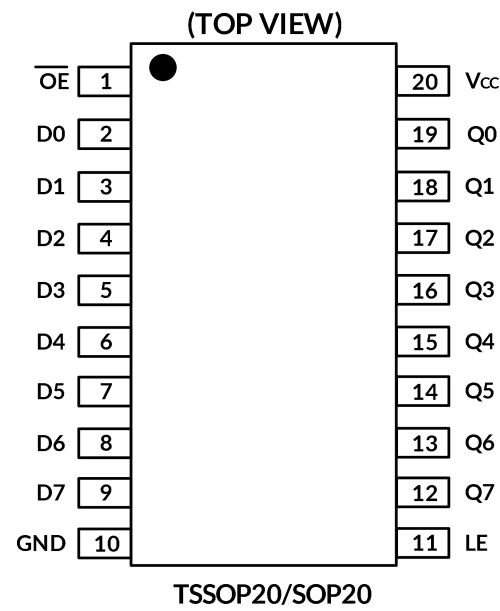
6 封装/订购信息⁽¹⁾

订购型号	温度等级	封装类型	MSL	质量等级
JTLX573XTSS20	-55 °C ~+125 °C	TSSOP20	MSL1/3	企军标
JTLX573XS20	-55 °C ~+125 °C	SOP20	MSL1/3	企军标
JTLX573XTSS20(W)	-55 °C ~+125 °C	TSSOP20	MSL1/3	军温级
JTLX573XS20(W)	-55 °C ~+125 °C	SOP20	MSL1/3	军温级
TLX573XTSS20	-40 °C ~+125 °C	TSSOP20	MSL1/3	工业级
TLX573XS20	-40 °C ~+125 °C	SOP20	MSL1/3	工业级

笔记:

- (1) 此信息是指定器件的最新可用数据。数据如有变更，恕不另行通知，亦不会修订本文档。如需此数据表的浏览器版本，请参阅右侧导航栏。
- (2) 设备上可能有与批次跟踪代码信息（数据代码和供应商代码）、徽标或环境类别相关的附加标记。
- (3) TLXIC 使用符合 JEDEC 工业标准 J-STD-20F 的组装工厂中的通用预处理设置对 MSL 级别进行分类，如果您的最终应用对预处理设置非常关键或者您有特殊要求，请与 TLXIC 保持一致。

7 引脚配置



引脚说明

引脚	代码	类型 ⁽¹⁾	功能
TSSOP20/SOP20			
1	$\overline{OE}$	I	三态输出使能输入（低电平有效）
2	D0	I	数据输入
3	D1	I	数据输入
4	D2	I	数据输入
5	D3	I	数据输入
6	D4	I	数据输入
7	D5	I	数据输入
8	D6	I	数据输入
9	D7	I	数据输入
10	GND	G	接地
11	LE	I	锁存使能输入（高电平有效）
12	Q7	O	数据输出
13	Q6	O	数据输出
14	Q5	O	数据输出
15	Q4	O	数据输出
16	Q3	O	数据输出
17	Q2	O	数据输出
18	Q1	O	数据输出
19	Q0	O	数据输出
20	V _{CC}	P	电源电压

(1) I=输入，O=输出，P=电源。

8 规格

8.1 绝对最大额定值

在自然通风工作温度范围内（除非另有说明）⁽¹⁾

代码	范围		最小值	最大值	单位
V _{CC}	电源电压范围		-0.5	7	V
I _{IK}	输入钳位电流	V _I < 0		±50	mA
I _{OK}	输出钳位电流	V _O < 0		±50	mA
I _O	连续输出电流	V _O = 0 to V _{CC}		±50	mA
	持续电流通过 V _{CC} 或 GND			±100	mA
θ _{JA}	封装热阻 ⁽²⁾	TSSOP20		40	°C/W
		SOP20		40	
T _J	结温 ⁽³⁾		-55	150	°C
T _{stg}	储存温度		-55	150	

(1) “绝对最大额定值”列出的应力可能会对器件造成永久性损坏。这些仅为应力额定值，并不意味着器件在这些条件下或任何其他超出“推荐值”列出的条件下能够正常工作。工作条件。长时间暴露在绝对最大额定条件下可能会影响器件的可靠性。

(2) 封装热阻按照 JESD-51 计算。

(3) 最大功耗是 T_{J(MAX)}、R_{θJA}和 T_A的函数。任何环境温度下的最大允许功耗为 P_D = (T_{J(MAX)} - T_A) / R_{θJA}。所有数值均适用于直接焊接在 PCB 上的封装。

8.2 ESD 额定值

以下 ESD 信息仅适用于在 ESD 保护区内处理 ESD 敏感设备。

			价值	单位
V _(ESD)	静电放电	人体模型 (HBM), MIL-STD-883K 方法 3015.9	±2000	V
		充电器件模型 (CDM), ANSI/ESDA/JEDEC JS-002-2018	±1000	V
		机械模型 (MM), JESD22-A115	±200	V



ESD 敏感度警告

ESD 损害的范围很广，从轻微的性能下降到器件的彻底失效。精密集成电路更容易受到损坏，因为即使很小的参数变化也可能导致器件不符合其公开的规格。

8.3 建议工作条件

V_{CC} 是与输入端口和输出端口相关的电源电压。^{(1) (2)}

范围		V _{CC}	最小值	典型值	最大值	单位
电源电压	V _{CC}		1.65		5.5	V
高级输入 电压 (V _{IH})	输入 ⁽³⁾	1.65V to 1.95V	V _{CCI} × 0.65			V
		2.3V to 2.7V	1.7			
		3V to 3.6V	2			
		4.5V to 5.5V	V _{CCI} × 0.7			
低级输入 电压 (V _{IL})	输入 ⁽³⁾	1.65V to 1.95V			V _{CCI} × 0.35	V
		2.3V to 2.7V			0.7	
		3V to 3.6V			0.8	
		4.5V to 5.5V			V _{CCI} × 0.3	
输入电压 (V _I)	输入电压		0		5.5	V
输出电压 (V _O)	输出电压		0		V _{CC}	V
高电平输出电流 (I _{OH})		1.65V to 1.95V			-4	mA
		2.3V to 2.7V			-8	
		3V to 3.6V			-24	
		4.5V to 5.5V			-24	
低电平输出电流 (I _{OL})		1.65V to 1.95V			4	mA
		2.3V to 2.7V			8	
		3V to 3.6V			24	
		4.5V to 5.5V			24	
输入转换上升或下降速率 (Δt / Δv)	数据输入	1.65V to 1.95V			20	ns/V
		2.3V to 2.7V			20	
		3V to 3.6V			10	
		4.5V to 5.5V			5	
T _A 工作自然空气温度			-55		125	°C

(1) 器件的所有未使用或驱动（浮动）数据输入 (I/O) 必须保持在逻辑高电平或低电平（最好是 V_{CC} 或 GND），以确保器件正常运行并最大限度地降低功耗。

(2) 所有未使用的控制输入必须保持在 V_{CC} 或 GND，以确保器件正常运行并最大限度地降低功耗。

(3) 对于数据表中未指定的 V_{CC} 值, $V_{IH \min} = V_{CC} \times 0.7 \text{ V}$, $V_{IL \max} = V_{CC} \times 0.3 \text{ V}$ 。

8.4 电气特性

超过建议的工作自然通风温度范围（除非另有说明）

范围	测试条件	V _{CC}	温度	最小 ⁽¹⁾	典型 ⁽²⁾	最大 ⁽¹⁾	单位
V _{OH}	I _{OH} = -100μA V _I =V _{IH}	1.65V to 4.5V	+25°C	V _{CC} -0.1			V
	I _{OH} = -4mA V _I =V _{IH}	1.65V		1.2			
	I _{OH} = -8mA V _I =V _{IH}	2.5V		1.9			
	I _{OH} = -24mA V _I =V _{IH}	3.3V		2.4			
	I _{OH} = -24mA V _I =V _{IH}	4.5V		3.8			
V _{OL}	I _{OL} = 100μA V _I =V _{IL}	1.65V to 4.5V				0.1	V
	I _{OL} = 4mA V _I =V _{IL}	1.65V				0.45	
	I _{OL} = 8mA V _I =V _{IL}	2.5V				0.3	
	I _{OL} = 24mA V _I =V _{IL}	3.3V				0.55	
	I _{OL} = 24mA V _I =V _{IL}	4.5V				0.55	
I _I 所有输入	V _I = 5.5V or GND	0V to 5.5V	+25°C		±0.1	±1	μA
			Full			±5	
I _{off}	V _I or V _O = 5.5V	0V	+25°C		±0.1	±1	μA
			Full			±10	
I _{OZ} ⁽³⁾	V _O = V _{CC} or GND	1.65V to 5.5V	+25°C		±0.1	±1	μA
			Full			±10	
I _{CC} V _{CC} 电源电流	V _I = V _{CC} or GND ⁽⁴⁾ I _O = 0	1.65V to 5.5V	+25°C		0.1	8	μA
			Full			80	
C _I	f=1MHZ	1.65V to 5.5V	+25°C		3		pF
C _{PD}	f=1MHZ	no load	+25°C		13		pF

(1) 限值是在 25°C 下进行 100% 生产测试得出的。工作温度范围内的限值通过统计质量控制 (SQC) 方法的相关性来确保。

(2) 典型值代表特性测定时确定的最可能的参数标准。实际典型值可能随时间变化，并取决于应用和配置。

(3) 对于 I/O 端口，参数 I_{OZ} 包含输入漏电流。

(4) 将器件所有未使用的数字输入保持在 V_{CC} 或 GND，以确保器件正常运行。

8.5 开关特性

在自然通风工作温度范围内（除非另有说明）。

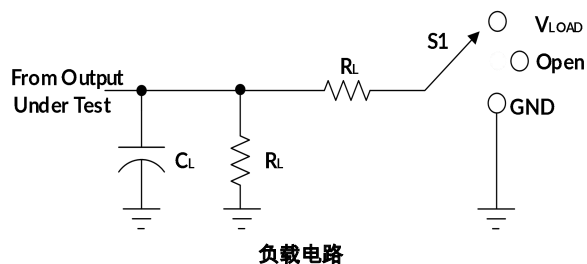
范围	测试条件	V _{CC} =1.8V ±0.15V			V _{CC} =2.5V ±0.2V			V _{CC} =3.3V ±0.3V			V _{CC} =5V ±0.5V			单位
		MIN	TYP	MAX	MIN	TYP	MAX	MIN	TYP	MAX	MIN	TYP	MAX	
t _{pd}	C _L =50pF, from D (input) to Q (output)		25			12			10			8		ns
	C _L =50pF, from LE (input) to Q (output)		37			23			18			14		ns
t _{en}	C _L =50pF, from $\overline{OE}$ (input) to Q (output)		27			17			14			10		ns
t _{dis}	C _L =50pF, from $\overline{OE}$ (input) to Q (output)		22			14			12			9		ns
t _t	C _L =50pF to any Q (output)		20			10			8			7		ns
t _{pd}	C _L =150pF, from D (input) to Q (output)		35			17			16			14		ns
	C _L =150pF, from LE (input) to Q (output)		46			26			21			17		ns
t _{en}	C _L =150pF, from $\overline{OE}$ (input) to Q (output)		36			21			17			12		ns
t _{dis}	C _L =150pF, from $\overline{OE}$ (input) to Q (output)		33			23			21			20		ns
t _t	C _L =150pF to any Q (output)		56			21			16			15		ns

8.6 时间要求

在自然通风工作温度范围内（除非另有说明）。

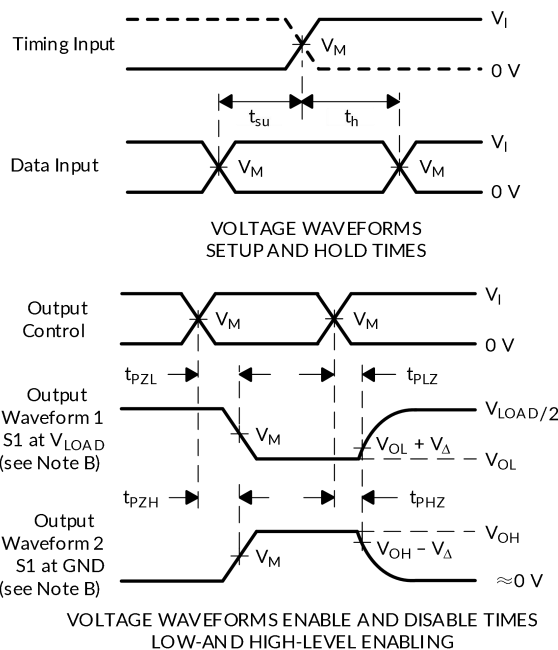
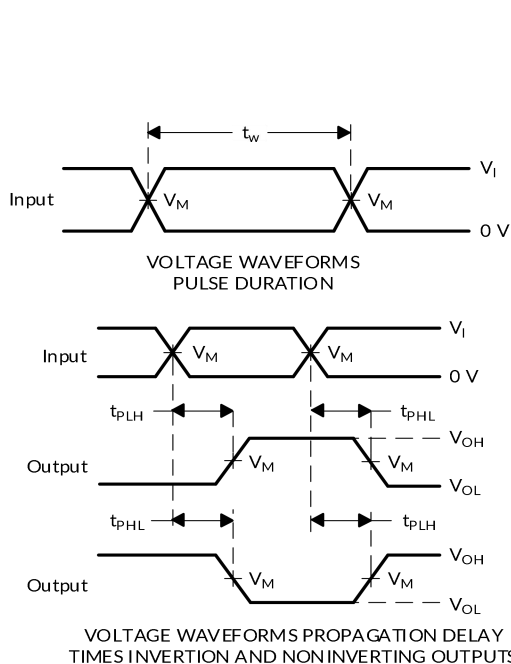
范围	测试条件	V _{CC} =1.8V ±0.15V			V _{CC} =2.5V ±0.2V			V _{CC} =3.3V ±0.3V			V _{CC} =5V ±0.5V			单位
		MIN	TYP	MAX	MIN	TYP	MAX	MIN	TYP	MAX	MIN	TYP	MAX	
t _w	脉冲持续时间, LE 高		75			65			60			30		ns
t _{su}	建立时间, LE↓之前的数据		16			16			16			16		ns
t _h	保持时间, LE↓后的数据		19			17			16			16		ns

9 参数测量信息



TEST	S1
t_{pd}	Open
t_{PLZ}/t_{PZL}	V_{LOAD}
t_{PHZ}/t_{PZH}	GND

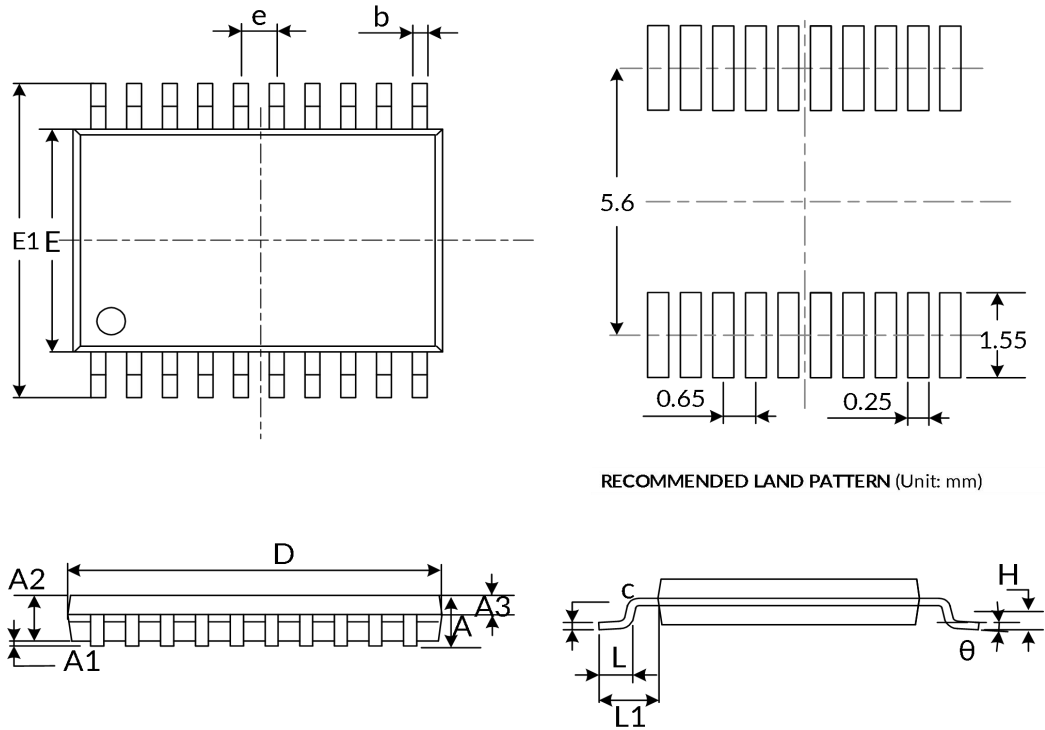
V_{CC}	INPUTS		V_M	V_{LOAD}	C_L	R_L	V_{TP}
	V_I	t_r/t_f					
$1.8V \pm 0.15V$	V_{CC}	$\leq 2ns$	$V_{CC}/2$	$2 \times V_{CC}$	50pF or 150pF	2k Ω	0.15V
$2.5V \pm 0.2V$	V_{CC}	$\leq 2ns$	$V_{CC}/2$	$2 \times V_{CC}$	50pF or 150pF	2k Ω	0.15V
$3.3V \pm 0.3V$	3V	$\leq 2.5ns$	1.5V	6V	50pF or 150pF	2k Ω	0.3V
$5V \pm 0.5V$	V_{CC}	$\leq 2.5ns$	$V_{CC}/2$	$2 \times V_{CC}$	50pF or 150pF	2k Ω	0.3V



- 注：
- A. C_L 包括探头和夹具电容。
 - B. 波形 1 用于具有内部条件的输出，即输出为低，除非被输出控制禁用。
波形 2 表示具有内部条件的输出，即输出为高，除非被输出控制禁用。
 - C. 所有输入脉冲均由具有以下特性的发生器提供：PRR $\leq 10MHz$ ， $Z_O = 50\Omega$ 。
 - D. 每次测量一个输出，每次测量一个转换。
 - E. t_{PLZ} 和 t_{PHZ} 与 t_{dis} 相同。
 - F. t_{PZL} 和 t_{PZH} 与 t_{en} 相同。
 - G. t_{PLH} 和 t_{PHL} 与 t_{pd} 相同。
 - H. 所有的参数和波形并不适用于所有的设备。

图 1.负载电路和电压波形

10 包装外形尺寸
TSSOP20⁽⁴⁾

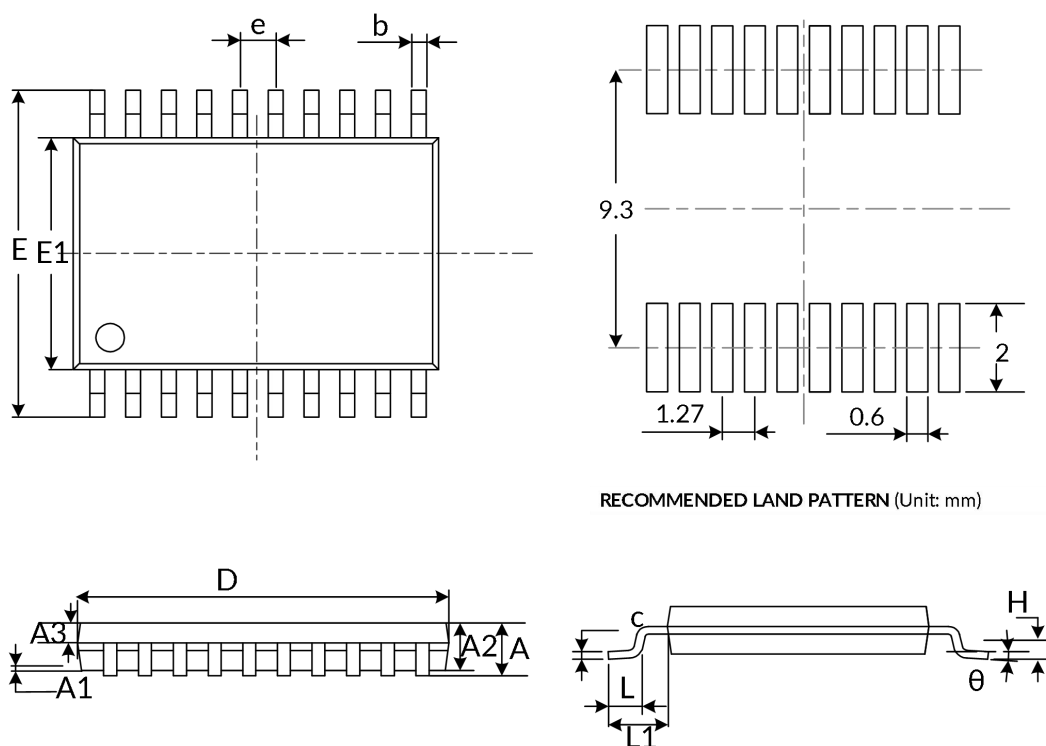


RECOMMENDED LAND PATTERN (Unit: mm)

代码	尺寸（毫米）		尺寸（英寸）	
	最小值	最大值	最小值	最大值
A ⁽¹⁾		1.200		0.047
A1	0.050	0.150	0.002	0.006
A2	0.800	1.050	0.031	0.041
A3	0.390	0.490	0.015	0.020
b	0.200	0.290	0.008	0.011
c	0.130	0.170	0.005	0.007
D ⁽¹⁾	6.400	6.600	0.252	0.260
E ⁽¹⁾	4.300	4.500	0.169	0.177
E1	6.200	6.600	0.244	0.260
e	0.650(BSC) ⁽²⁾		0.026(BSC) ⁽²⁾	
L	0.450	0.750	0.018	0.030
H	0.250(TYP)		0.010(TYP)	
θ	0°	8°	0°	8°
L1	1.00(REF) ⁽³⁾		0.039(REF) ⁽³⁾	

笔记:

- 1.不包括每侧最大 0.15 毫米的塑料或金属突出物。
- 2. BSC（中心间基本间距），“基本”间距是名义上的。
- 3. REF 是 Reference 的缩写。
- 4. 本图纸如有更改，恕不另行通知。

SOP20 ⁽⁴⁾

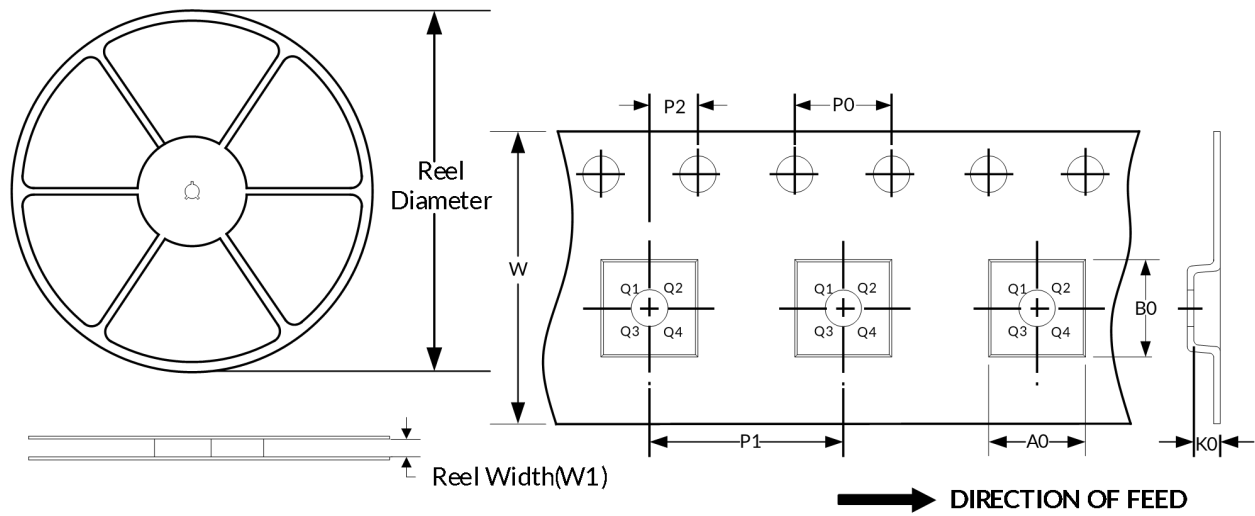
代码	尺寸 (毫米)		尺寸 (英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾		2.650		0.104
A1	0.100	0.300	0.004	0.012
A2	2.250	2.350	0.089	0.093
A3	0.970	1.070	0.038	0.042
b	0.390	0.470	0.015	0.019
c	0.250	0.290	0.010	0.011
D ⁽¹⁾	12.700	12.900	0.500	0.508
E	10.100	10.500	0.398	0.413
E1 ⁽¹⁾	7.400	7.600	0.291	0.299
e	1.270(BSC) ⁽²⁾		0.050(BSC) ⁽²⁾	
L	0.700	1.000	0.028	0.039
H	0.250(TYP)		0.010(TYP)	
θ	0°	8°	0°	8°
L1	1.400(REF) ⁽³⁾		0.055(REF) ⁽³⁾	

笔记:

- 1.不包括每侧最大 0.15 毫米的塑料或金属突出物。
2. BSC (中心间基本间距), “基本”间距是名义上的。
3. REF 是 Reference 的缩写。
4. 本图纸如有更改, 恕不另行通知。

11 卷带信息

卷轴尺寸 磁带尺寸



注：图片仅供参考，请以实物为准。

卷带封装关键参数表

封装类型	卷轴直径	卷轴宽度 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P0 (mm)	P1 (mm)	P2 (mm)	W (mm)	Pin1 Quadrant
TSSOP20	13"	12.4	6.75	6.95	1.20	4.0	8.0	2.0	16.0	Q1
SOP20	13"	24.4	10.75	13.55	2.65	4.0	12.0	2.0	24.0	Q1

笔记：

1. 所有尺寸均为标称尺寸。
2. 不包括每侧最大 0.15 毫米的塑料或金属突出物。